

عنوان مقاله:

استفاده از طرح زمین کردن مجازی سگمنت شده برای کاهش توان حافظه های استاتیک

محل انتشار:

یازدهمین کنفرانس دانشجویی مهندسی برق ایران (سال: 1387)

تعداد صفحات اصل مقاله: 7

نویسنده:

ایلقار دادی زاده - مجتمع دان

خلاصه مقاله:

در این مقاله یک معماری جدید SRAM (حافظه های استاتیک با دستیا بی تصادفی) کم توان بر اساس طرح زمین کردن مجازی سگمنت شده معرفی شده است. این طرح توان کم و مصرف انرژی کم را از هر دو نقطه نظردینامیک و استاتیک ارائه می کند. در این طرح کلمات متعددی در یک ردیف قرار می گیرند و در عین حال مصرف توان خطوط بیت انتخاب نشده، زمانیکه یک کلمه دستیابی شده است، در سطح پایین نگه داشته می شود. این ویژگی، قرار دادن کلمات متعدد را در یک ردیف با پایین نگه داشتن مصرف توان ممکن می سازد.

کلمات کلیدی:

حافظه های استاتیک کم توان، معماری زمین کردن مجازی سگمنت شده

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/48857>

